



ArmeriaEskola<sup>x</sup>



Isasi, 36 - 20600 Eibar - Tfno. 943 20 32 44, Fax. 943 20 41 14, e-mail: eibar@armeriaeskola.com

## DEPARTAMENTO ELECTRÓNICA 2017-2018

CURSO	Curso de Programación con FPGAs
NIVEL	3
DURACIÓN	30H

### 1. OBJETIVOS

---

- Conocimientos básicos de un FPGA
- Estructura de placas Artix
- Conocimiento y utilización del entorno de desarrollo Vivado
- Impresión de circuitos digitales básicos
- Conocimiento de la estructura y sintaxis de programación en el lenguaje VHDL
  - Circuitos combinacionales
  - Circuitos secuenciales
  - Registros y memorias

### 2. CONTENIDOS

---

- Introducción a la tecnología FPGA. Diseño y características de la placa Xilinx Artix 7. Introducción e instalación del entorno de desarrollo Vivado.
- Diseño de HW digital. Fundamentos. Implementación de un diseño VHDL. Fundamentos del VHDL.
- Lógica combinacional.
- Lógica secuencial.



UNE-EN ISO 14001  
GA-2012/0322



Euskadi

